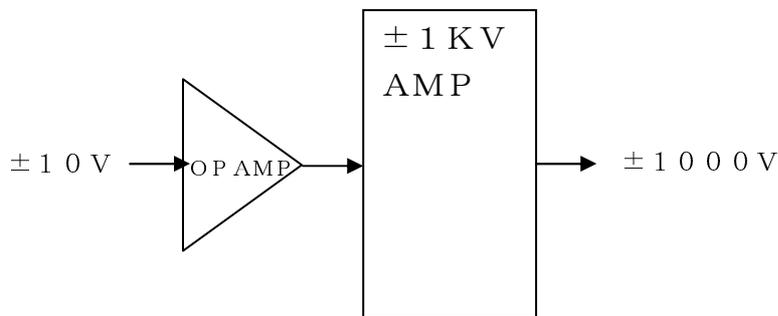


ノイズ減算回路の実験レポート

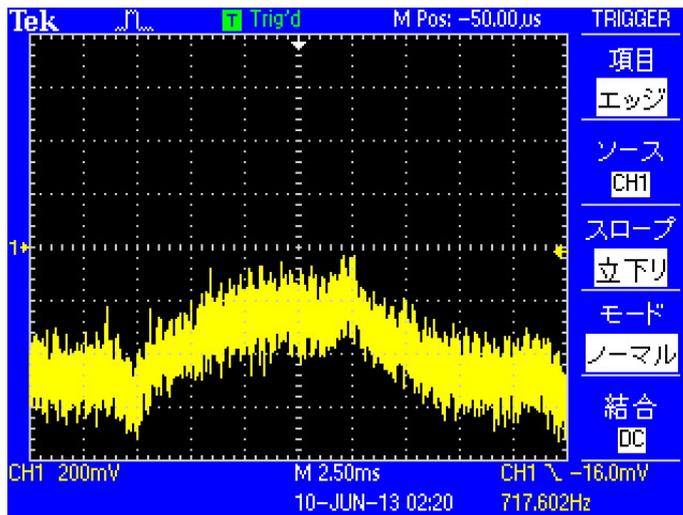
これは、高電圧AMPのリップルや揺らぎに見られるノイズを除去する為の回路について実施した実験のレポートである。高電圧電源としての使用を目的としている。

用意した高電圧AMPは、 $\pm 1000\text{V}$ のものである。



実験は、リップルが重畳されやすい状況に環境設定を行った。回路のこの出力は、写真1の通りである。

写真1



写真から約 500mV の雑音（リップルを含む）が見られる。

今回の実験回路は、この雑音分の信号を取り出し、AMP出力から減算する

方式を試すもので構成図を次に示す。

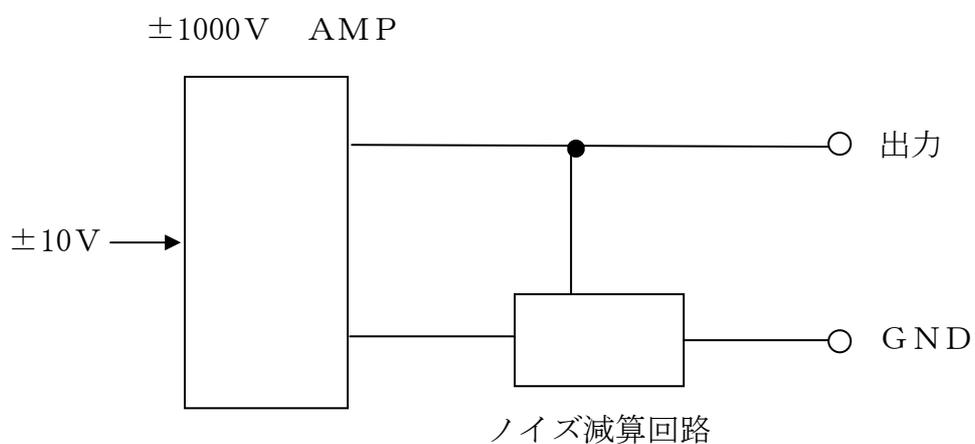
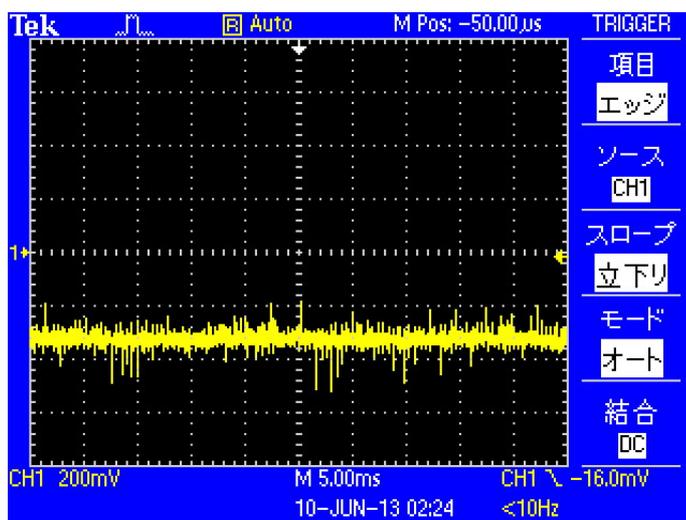


写真 2 は、ノイズ減算回路を付加した出力計である。

写真 2



この回路は、200Hzまでの雑音減算機能があり、高電圧AMPを電圧源として使用する場合に有効であると判断する。

尚、高域の雑音についての実験は、時間的な関係から手がかず後日にした。

野崎年功